

JSL2

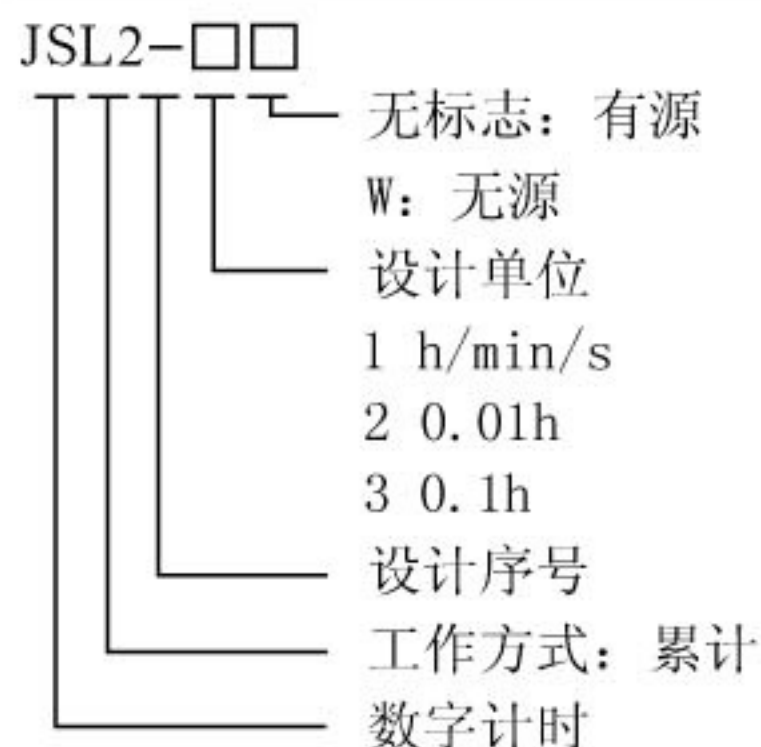
DIGITAL ACCUMULATING TIMER 数字式累计计时器

工作原理 Principle of operating

计时器采用专用CMOS掩膜电路构成，6位LCD显示，字高8mm，计时输入有有源输入、无源输入可选。当需要复位时可按清零按钮或接通复位端子。

计时器采用3V锂电池作为支持电源，能保持数据8年以上

型号含义 Type number nomenclature



规格品种 Specifications

型号 Type	计时范围 Count range	输入信号电压
JSL2-1	1s~99h59min59s	AC:24、36、48、110、127、220、380V DC: 24、36、48、110、127、220V
JSL2-2	0.01h~9999.99h	
JSL2-3	0.1h~99999.9h	
JSL2-1W	1s~99h59min59s	无源触点输入
JSL2-2W	0.01h~9999.99h	
JSL2-3W	0.1h~99999.9h	

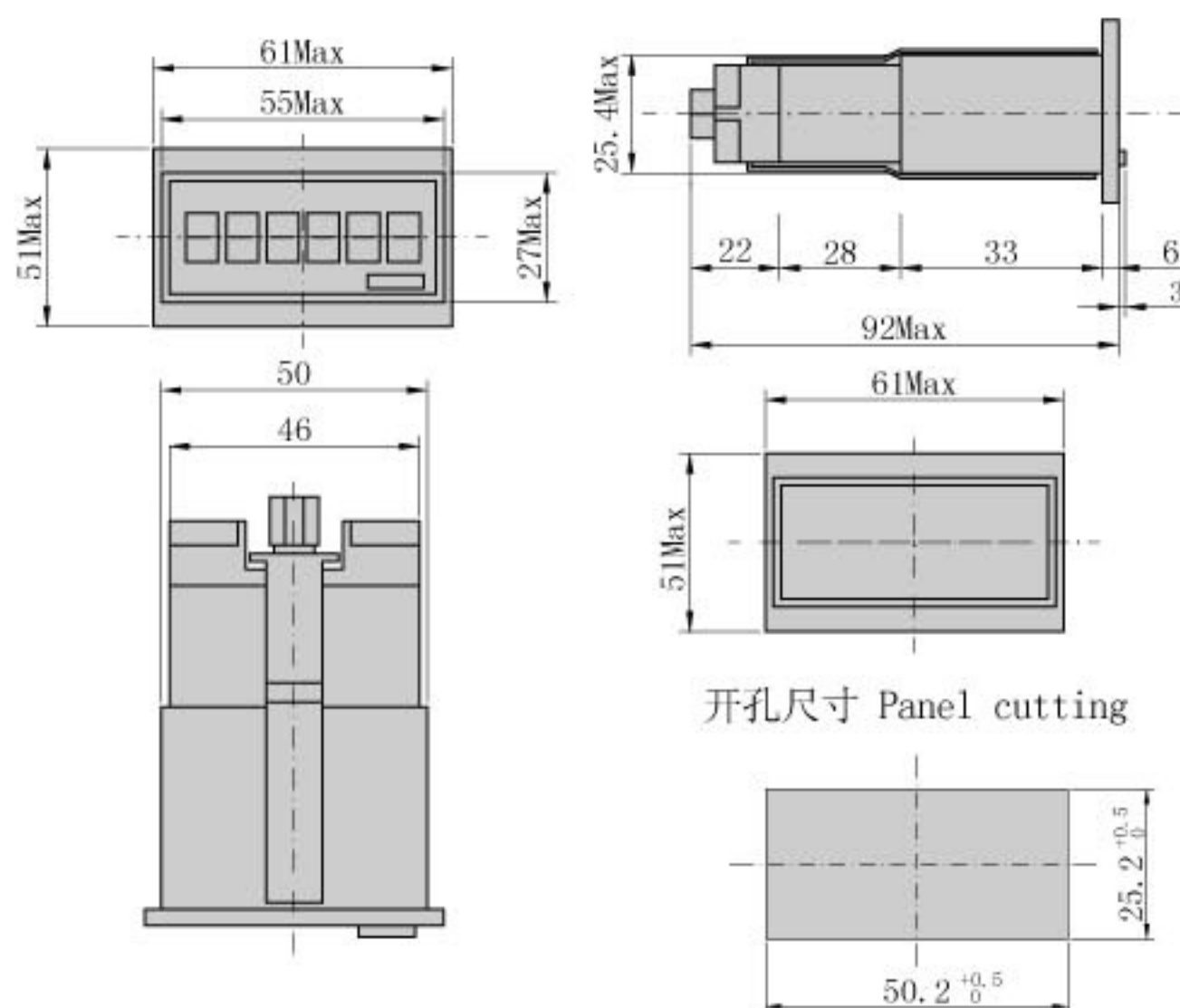
技术数据 Technical data

动作范围	85%-110%Us
绝缘强度	端子与安装板：2500V
电气间隙	≥3mm
爬电距离	≥6.3mm
额定功耗	≤0.5W
机械寿命	1×10 ⁶
计时误差	≤1个脉冲±t _延 ×0.1%（注）
绝缘电阻	>100MΩ

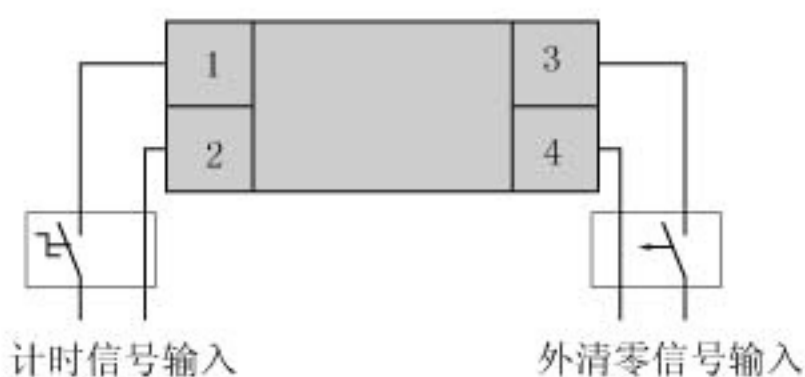
注：设计单位为1时1个脉冲为1s；设计单位为2时1个脉冲为0.01h；设计单位为3时1个脉冲为0.1h。



外形尺寸及安装尺寸 Dimensions, mm



接线图 Wiring diagrams



- 有源信号接线法：
 - 3、4为电动清零端；
 - 1、2为电信号输入端。
- 无源信号接线法：
 - 3、4为接继电器常开触点式开关；
 - 1、2接触点通断信号。
- 面板按键K：按下作计时值清零。

动作波形 Counting diagram

